

МИНИСТЕРСТВО ПРОСВЕЩЕНИЯ
РОССИЙСКОЙ ФЕДЕРАЦИИ

**ФЕДЕРАЛЬНОЕ
ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ
ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«ЛУГАНСКИЙ ГОСУДАРСТВЕННЫЙ ПЕДАГОГИЧЕСКИЙ УНИВЕРСИТЕТ»
(ФГБОУ ВО «ЛГПУ»)**

Структурное подразделение **Институт физико-математического
образования, информационных и обслуживающих технологий**
Кафедра информационных образовательных технологий и систем

УТВЕРЖДАЮ
Директор ИФМОИОТ

Е.Е. Горбенко
2023 г.

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

Современные микропроцессорные системы

По направлению подготовки 44.04.01 Педагогическое образование
Профиль подготовки Информатика и образовательная робототехника
Квалификация выпускника магистр
Форма обучения очная, заочная
Курс ОФО – 2 курс, ЗФО – 2 курс

Луганск, 2023

Рабочая программа учебной дисциплины является частью основной профессиональной образовательной программы для подготовки магистров по направлению подготовки 44.04.01 Педагогическое образование очной и заочной форм обучения.

Рабочая программа учебной дисциплины разработана в соответствии с ФГОС ВО – магистратура по направлению подготовки 44.04.01 «Педагогическое образование», утвержденным приказом Министерства образования и науки Российской Федерации от 22.02.2018 № 126 (с изменениями и дополнениями) и Профессиональным стандартом, утвержденным Приказом Министерства труда и социальной защиты Российской Федерации «Об утверждении профессионального стандарта «Педагог (педагогическая деятельность в дошкольном, начальном общем, основном общем, среднем общем образовании) (воспитатель, учитель)» от 08.10.2013 № 544н.

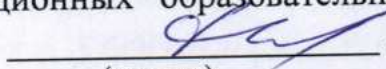
СОСТАВИТЕЛЬ:

доцент кафедры информационных образовательных технологий и систем,
кандидат технических наук, доцент Короп Геннадий Викторович

Утверждена на заседании кафедры информационных образовательных технологий и систем

Протокол от «24» ноября 2023 г. №8

Заведующий кафедрой информационных образовательных технологий и систем


(подпись)

Д.А. Капустин

Одобрена на заседании учебно-методической комиссии Института физико-математического образования, информационных и обслуживающих технологий

Протокол от «06» декабря 2023 г. №5

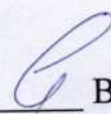
Председатель учебно-методической комиссии Института физико-математического образования, информационных и обслуживающих технологий


(подпись)

О.В. Давыскиба

СОГЛАСОВАНО:

Заведующий учебно-методическим отделом


(подпись)

В.В. Савенков

1. Цели и задачи дисциплины

Цели изучения дисциплины: изучение основ организации и функционирования различных типов микропроцессоров (МП) и микропроцессорных больших интегральных схем (БИС) (МП БИС) и их программирования.

Задачи:

- предоставить слушателю знания современных методов, средств и технологии разработки микроконтроллерных систем;
- изучение структуры организации команд микропроцессоров и микроконтроллеров.

2. Место дисциплины в структуре ОПОП

Учебная дисциплина «Современные микропроцессорные системы» относится к базовой (обязательной) части учебного плана (Б1.О.08). Дисциплина реализуется кафедрой информационных образовательных технологий и систем (4) Институт физико-математического образования, информационных и обслуживающих технологий ФГБОУ ВО «ЛГПУ».

Необходимым условием для освоения учебной дисциплины являются знания принципы организации и функционирования аппаратных и программных средств микроконтроллеров; методы, технологии и инструментальные средства, применяемые на всех этапах разработки аппаратно-программных комплексов; методы расчета и конструирования основных подсистем, входящих в состав современных микроконтроллеров; задачи, методы и приемы, применяемые при налаживании аппаратно-программных комплексов микроконтроллеров; методы теоретических и экспериментальных исследований микроконтроллеров; основные направления научно-технического развития аппаратных и программных средств микроконтроллеров. умения пользоваться методами, языками и технологиями разработки аппаратно-программных комплексов; пользоваться методами разработки и анализа алгоритмов, моделей, архитектур и структур аппаратно-программных комплексов; пользоваться методами и средствами анализа аппаратно-программных комплексов, методами метрологии и обеспечения качества их функционирования; пользоваться методами и средствами анализа, описания и проектирования человеко-машинного взаимодействия, инструментальными средствами разработки пользовательского интерфейса; пользоваться методами и средствами тестирования, отладки и испытаний аппаратно-программных комплексов; пользоваться математическими и экспериментальными методами анализа, моделирования и исследования аппаратно-программных комплексов; методами и средствами разработки управляющих микропроцессорных систем различного назначения. навыки навыками самостоятельной разработки электронных приборов на основе микроконтроллеров и микропроцессоров.

Содержание дисциплины «Современные микропроцессорные системы» является логическим продолжением содержания дисциплин «Электротехника, электроника и схемотехника», «Архитектура электронно-вычислительных машин и микроконтроллеров», «Электронно-вычислительные машины и периферийные устройства» и является основой для дальнейшего прохождения практики.

3. Перечень планируемых результатов обучения по дисциплине (модулю), соотнесенных с индикаторами достижения компетенций

Код по ФГОС ВО	Индикатор достижения	Результаты обучения по дисциплине
Универсальные		
УК-2. Способен управлять проектом на всех этапах его жизненного цикла	УК-2.1. Знает технологии управления проектами на всех этапах его жизненного цикла УК-2.2. Умеет осуществлять практическое управление проектами на всех этапах его жизненного цикла УК-2.3. Имеет практический опыт управления проектами на всех этапах его жизненного цикла	УК-2.1. Знает технологии управления проектами на всех этапах его жизненного цикла УК-2.2. Умеет осуществлять практическое управление проектами на всех этапах его жизненного цикла УК-2.3. Имеет практический опыт управления проектами на всех этапах его жизненного цикла
Профессиональные		
ПК-2. Интеграция разработанного программного обеспечения ПК-5. Методическое сопровождение проектов в области ИТ малого и среднего уровня сложности	ПК-2.1. Знать современные технологии интеграции разработанного системного программного обеспечения ПК-2.2. Уметь осуществлять интеграцию разработанного системного программного обеспечения ПК-2.3. Владеть навыками интеграции разработанного системного программного обеспечения ПК-5.1. Знает современные методики и технологии эффективного управления проектами в области ИТ малого и среднего уровня сложности ПК-5.2. Умеет	ПК-2.1. Знает современные технологии интеграции разработанного системного программного обеспечения ПК-2.2. Умеет осуществлять интеграцию разработанного системного программного обеспечения ПК-2.3. Владеет навыками интеграции разработанного системного программного обеспечения ПК-5.1. Знает современные методики и технологии эффективного управления проектами в области ИТ малого и среднего уровня сложности ПК-5.2. Умеет

	осуществлять эффективное управление проектами в области ИТ малого и среднего уровня сложности ПК-5.3. Владеет навыками управления проектами в области ИТ малого и среднего уровня сложности	осуществлять эффективное управление проектами в области ИТ малого и среднего уровня сложности ПК-5.3. Владеет навыками управления проектами в области ИТ малого и среднего уровня сложности
--	---	---

4. Структура и содержание дисциплины

4.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем часов (5 зач. ед.)	
	Очная форма	Заочная форма
Общая учебная нагрузка (всего)	180	180
Обязательная аудиторная учебная нагрузка (всего часов), в том числе:		
Лекции	10	4
Семинарские занятия		
Практические занятия		
Лабораторные работы	50	26
Курсовая работа / курсовой проект		
Другие формы организации учебного процесса (контрольные работы, индивидуальные занятия, консультации и др.)	27	9
Самостоятельная работа студента (всего)	93	141
Форма аттестация	Экзамен	Экзамен

4.2. Содержание дисциплины

Тема 1. Цифровые системы управления на базе микропроцессоров и микроконтроллеров.

Тема 2. Архитектура управляющей микроЭВМ.

Тема 3. Система команд микропроцессора.

Тема 4. Состав отладочного комплекта Altera DE0.

Тема 5. Организация ввода/вывода в микропроцессорной системе.

4.3. Лекции

№ п/п	Название темы	Объем часов	
		Очная форма	Заочная форма
3 семестр / 4-5 триместр			
1	Тема 1. Цифровые системы управления на базе микропроцессоров и микроконтроллеров.	2	2
2	Тема 2. Архитектура управляющей микроЭВМ.	2	2
3	Тема 3. Система команд микропроцессора.	2	
4	Тема 4. Состав отладочного комплекта Altera DE0.	2	
5	Тема 5. Организация ввода/вывода в микропроцессорной системе.	2	

Итого:	10	4
---------------	-----------	----------

4.4. Практические занятия

Не предусмотрены в учебном плане.

4.5. Лабораторные работы

№ п/п	Название темы	Объем часов	
		Очная форма	Заочная форма
3 семестр / 4-5 триместр			
1	Исследование работы логических элементов ПЛИС Cyclone III FPGA	10	10
2	Исследование работы триггеров ПЛИС Cyclone III FPGA	8	8
3	Изучение работы шифратора при помощи отладочной платы ED0 фирмы ALTERA.	8	8
4	Изучение работы дешифратора при помощи отладочной платы ED0 фирмы ALTERA.	8	
5	Изучение работы мультиплексора при помощи отладочной платы ED0 фирмы ALTERA.	8	
6	Изучение работы демультиплексора при помощи отладочной платы ED0 фирмы ALTERA.	8	
Итого:		50	26

4.6. Самостоятельная работа студентов

№ п/п	Название раздела / темы	Вид самостоятельной работы	Объем часов	
			Очная форма	Заочная форма
3 семестр / 4-5 триместр				
1	Обзор микроконтроллеров ATMEL AVR	Конспект лекций	18	28
2	Общее построение, организация памяти, тактирования, сброс/	Конспект лекций	18	28
3	Знакомство с периферийными устройствами	Конспект лекций	18	28
4	Общие принципы программирования МК семейства AVR	Конспект лекций	18	28
5	Система команд AVR.	Конспект лекций	21	29
Итого:			93	141

4.7. Курсовые работы / проекты

Не предусмотрены в учебном плане.

5. Методическое обеспечение, образовательные технологии

Преподавание дисциплины ведется с применением следующих видов образовательных технологий.

Наряду с методикой традиционной лекционно-практической работы предусмотрено использование активных форм и методов учебной деятельности, в том числе: учебные дискуссии, беседы, мозговой штурм.

Методика проблемно-диалогического обучения применяется в процессе лекционной работы над учебным материалом в каждой из тем учебной дисциплины.

Методика обучения в сотрудничестве с применением командных, групповых видов работы используется в процессе организации лабораторных работ.

Методика исследовательской деятельности используется как основа для организации самостоятельной работы студентов в объеме учебных тем. Применяются средства мультимедиа: презентации, видео, базы ЭОР.

Информационные технологии: использование электронных образовательных ресурсов (электронный конспект, размещенный во внутренней сети или т.п.) при подготовке к лекциям, лабораторным работам и самостоятельной работе.

Работа в команде, проектная деятельность: совместная работа студентов в группе при выполнении лабораторных работ.

6. Формы контроля освоения дисциплины

Текущая аттестация студентов производится в дискретные временные интервалы в следующих формах: выполнение лабораторных работ; защита лабораторных работ.

Промежуточный контроль по результатам освоения дисциплины проходит в форме экзамена (включает в себя ответ на теоретические вопросы и выполнение тестового задания).

Система оценивания учебных достижений студентов, оценочные средства представлены в фонде оценочных средств к рабочей программе учебной дисциплины (в приложении).

7. Учебно-методическое и программно-информационное обеспечение дисциплины

А) основная литература:

1. Григорьев В.Л. Программирование однокристальных микропроцессоров. –М.: Энергоатомиздат, 2016,-288с.
2. Каган Б.М., Сташин В.В. Основы проектирования микропроцессорных устройств автоматики. -М.: Энергоатомиздат, 2016, -304с.

3. Микропроцессоры и микропроцессорные комплекты интегральных микросхем: Справочник. В 2 т. /В.-Б.Б. Абрайтис, Н.Н. Аверьянов, А.И. Белоус и др.; Под ред. В.А. Шахнова. -М.: Радио и связь, 1988, т.1.-368с.

Б) дополнительная литература:

1. Коффрон Дж. Технические средства микропроцессорных систем. Практический курс. Пер. с англ., -М.: Мир, 1983, -344с.
2. Левенталь Л. Введение в микропроцессоры: программное обеспечение, аппаратные средства, программирование. Пер. с англ., -М.: Энергоатомиздат, 1983, -464с.
3. Григорьев В.Л. Программное обеспечение микропроцессорных систем. -М.: Энергоатомиздат, 1983,-208с.
4. Алексенко А.Г., Галицын А.А., Иванников А.Д. Проектирование радиоэлектронной аппаратуры на микропроцессорах. -М.: Радио и связь, 1983, -272с.
5. Балашов Е.П. и др. Микро- и миниЭВМ. /Е.П. Балашов, В.Л. Григорьев, Г.А. Петров. Учебное пособие для ВУЗов. -Л.: Энергоатомиздат. Ленинградское отделение, 1984, -376с.
6. Вершинин О.Е. Применение микропроцессоров для автоматизации технологических процессов. Л.: Энергоатомиздат, Ленинградское отделение, 1986,-208с.

В) Интернет-ресурсы:

1. Схемотехника функциональных устройств. . [Электронный ресурс] - Режим доступа: <https://studfile.net/preview/7100175/page:6/> (дата обращения 24.11.2023)

8. Материально-техническое обеспечение дисциплины

Лекционные занятия: комплект электронных презентаций/слайдов, аудитория, оснащенная презентационной техникой (проектор, экран, компьютер/ноутбук) и т.п.

Лабораторные работы: компьютерный класс, оснащенный мультимедийным проектором, интерактивной доской, сетевой инфраструктурой и организованным доступом в Интернет, пакеты ПО MS Word, MS Excel .

Прочее: рабочее место преподавателя, оснащенное компьютером с доступом в Интернет, рабочие места студентов, оснащенные компьютерами с доступом в Интернет, предназначенные для работы в электронной образовательной среде и т.п.

9. Лист дополнений и изменений

[illegible]